

عنوان مقاله:

طراحی مدار راه انداز دیود گسیل نوری ارگانیک برای جبران سازی ولتاژ آستانه، افزایش سطح روشنایی و کاهش توان مصرفی

محل انتشار:

اولین کنفرانس ملی رویکردهای نو در مهندسی برق و کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 4

نویسندگان:

سعید جودکی - دانشگاه لرستان، دانشکده فنی و مهندسی، گروه الکترونیک

علی میر - دانشگاه لرستان، دانشکده فنی و مهندسی، گروه الکترونیک

عباس حموله علیپور - دانشگاه لرستان، دانشکده فنی و مهندسی، گروه الکترونیک

خلاصه مقاله:

در این مقاله مدار راه انداز دیود گسیل نوری ارگانیک ارائه شده است. در این مدار از ترانزیستورهای فیلم باریک ارگانیک استفاده شده است. این مدار شامل پنج ترانزیستور کلیدزنی و یک ترانزیستور راه انداز است. مدار پیشنهادی دارای سطح روشنایی بالا و توان مصرفی پایین است. با این حال سطح اشغال شده توسط مدار تنها [عینا مانند مقاله] است که نسبت به ویژگیهای مطلوب این مدار بسیار مناسب میباشد. پس از انجام محاسبات مشاهده میشود که مدار ارائه شده، آستانه را جبران سازی میکند و جریان خروجی دیود گسیل نوری ارگانیک مستقل از تغییرات ولتاژ آستانه است. شبیه سازی با استفاده از نرم افزار H-spice گرفته و نتایج با مدار رایج راه اندازی مقایسه میشود.

کلمات کلیدی:

توان مصرفی، جبران سازی ولتاژ آستانه، دیود گسیل نوری ارگانیک، سطح روشنایی، مدار راه انداز

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/510326>

