

عنوان مقاله:

بررسی کارآیی مدارهای دوخطی دینامیک در گیت‌های عریض

محل انتشار:

سومین کنفرانس سراسری توسعه محوری مهندسی عمران، معماری، برق و مکانیک ایران (سال: 1395)

تعداد صفحات اصل مقاله: 12

نویسندگان:

محمد آسیایی - استادیار گروه مهندسی برق، دانشکده فنی و مهندسی، دانشگاه دامغان، دامغان، ایران

میلاذ زنگویی - دانشجوی رشته مهندسی برق، دانشکده فنی و مهندسی، دانشگاه دامغان، دامغان، ایران

خلاصه مقاله:

در این مقاله مدارهای دوخطی مختلف که برای تولید همزمان سیگنالهای مکمل در خروجی استفاده می شوند مورد بررسی و مقایسه قرار می گیرند. مدارهای مورد بررسی از لحاظ پارامترهای تاخیر توان مصرفی مصوونیت در برابر نویز و سطح تراشه مصرفی با یکدیگر مقایسه می شوند. بدین منظور گیت‌های دومینو عریض با استفاده از مدارهای مورد مطالعه پیاده سازی شدند تا مشخص شود کدامیک از طرح‌های مداری کارایی بهتری دارد. گیت‌های عریض با استفاده از نرم افزار HSPICE در تکنولوژی CMOS 16 نانومتر در تاخیر یکسان شبیه سازی شدند. نتایج شبیه سازیها برای گیت‌های OR عریض نشان می دهند که تکنیک مداری EDCVS نسب به سایر مدارهای مورد بررسی بهترین عملکرد را دارد.

کلمات کلیدی:

مدارهای دوخطی جریان نشی گیت‌های عریض مفونی در برابر نویز

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/527776>

