

## عنوان مقاله:

ضرب کننده فشرده آنالوگ CMOS با توان مصرفی پایین، فرکانس بالا و با کاربرد به عنوان یکسوساز ولتاژ

## محل انتشار:

پنجمین همایش پژوهش های نوین در علوم و فناوری (سال: 1395)

تعداد صفحات اصل مقاله: 10

## نویسنده:

علی خلیلی فخرآبادی - دانشجوی کارشناسی ارشد دانشگاه آزاد اسلامی واحد سیرجان، گروه مهندسی برق، سیرجان، ایران

## خلاصه مقاله:

در این مقاله یک ضرب کننده آنالوگ ولتاژ فشرده CMOS با توان مصرفی پایین و فرکانس بالا ارائه شده است که میتواند به عنوان یکسوساز تمام موج ولتاژ نیز عمل کند. شبیهسازی در تکنولوژی  $0.18\ \mu\text{m}$  استاندارد CMOS و با استفاده از نرم افزار Hspice انجام شده که توان مصرفی در ولتاژ تغذیه  $V_1$  برابر  $w_{\mu}10.35$  به دست آمده است. مدار دارای فرکانس قطع بیش از  $GHZ10$  و اعوجاج هارمونیک کلی (THD) حدود  $1.44\%$  است.

## کلمات کلیدی:

ضرب کننده آنالوگ، توان مصرفی پایین، یکسوساز ولتاژ

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/531448>

