

عنوان مقاله:

کاهش توان گلیچ در مدارهای قابل پیکربندی

محل انتشار:

اولین مسابقه کنفرانس بین المللی جامع علوم مهندسی در ایران (سال: 1395)

تعداد صفحات اصل مقاله: 12

نویسندگان:

فهیمه یزدان پناه - استادیار، گروه مهندسی کامپیوتر، دانشکده فنی و مهندسی، دانشگاه شهید باهنر کرمان

مهری سالاری - دانشجوی کارشناسی ارشد، مهندسی کامپیوتر، موسسه آموزش عالی غیرانتفاعی بعثت، کرمان

خلاصه مقاله:

توان گلیچ توان از دست رفته و مصرف شده ای است که توان گلیچ حدوداً نصف توان پویای مصرفی یک مدار قابل پیکربندی را تشکیل می دهد. گلیچ در واقع یک خطای گذرای سیستمی است که در بسیاری حالات کشف و حذف آن بسیار مشکل است. از آنجا که گلیچ ها با آمدن سیگنال ساعت رفع می شوند، اشکالی در رفتار مدارهای همگام (سنکرون) ندارند، اما موجب افزایش چشمگیر توان مصرفی پویا می شوند. این مقاله به بررسی راهکارهای کاهش توان گلیچ می پردازد.

کلمات کلیدی:

توان پویا، گلیچ، مدارهای قابل پیکربندی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/545476>

