

عنوان مقاله:

بررسی اسیلاتورهای کنترل شده با ولتاژ CMOS در استاندارد بلوتوث

محل انتشار:

دومین کنفرانس بین المللی یافته های نوین پژوهشی در مهندسی برق و علوم کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 9

نویسندگان:

ساناز مهدیان جویباری - دانشجوی کارشناسی ارشد ، دانشگاه علوم و فنون مازندران ،

محمد غلامی - استادیار، دانشکده فنی و مهندسی ، دانشگاه مازندران

خلاصه مقاله:

در این مقاله به مقایسه سه مدار اسیلاتور کنترل شونده با ولتاژ LC پرداخته شده است که در هر مدار یک روش برای بهبود عملکرد توزیع فاز اسیلاتور ارائه شده است. در مدار اول یک توپولوژی اسیلاتور LC کنترل شده با ولتاژ با منبع جریان سوئیچ شده ارائه شده است و در مدار دوم یک اسیلاتور کنترل شده با ولتاژ سوئیچ شده مستقل از بار با منبع جریان سوئیچ شده به صورت پویا و فیلترینگ هارمونیک ارائه شده است. همچنین در ساختار سوم یک ترانسانیی منفی برای جبران از اتلاف ناشی از مقاومت یک تانک LC استفاده گردیده که این ساختار دارای ورودی - خروجی تنظیم شده می باشد.

کلمات کلیدی:

توزیع فاز، تانک LC اسیلاتور، توان، ولتاژ کنترل

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/546020>

