

عنوان مقاله:

بررسی و تعیین نقش عایق سطح بندی شده و نامتقارن ترکیبی ، بر جریان نشتی گیت و بهبود عملکرد ترانزیستورهای NMOS کانال کوتاه

محل انتشار:

اولین کنفرانس بین المللی علوم پایه و تحقیقات بنیادی (سال: 1394)

تعداد صفحات اصل مقاله: 5

نویسندگان:

شاپور گل بهارحقیقی - استادیار دانشکده مهندسی برق و کامپیوتر دانشگاه شیراز و استاد مدعو دانشگاه آزاد اسلامی واحد سپیدان

خداداد خالق پناه - دانشجوی کارشناسی ارشد رشته مهندسی برق - الکترونیک دانشگاه آزاد اسلامی واحد سپیدان

خلاصه مقاله:

در این مقاله روشهای کاهش جریان نشتی گیت با استفاده از عایق و مواد دی الکتریک بصورت متقارن بشکل استک و پشته و همچنین بصورت سطح بندی شده و غیر متقارن بررسی و مقایسه شده است ، استفاده از عایق ترکیبی بصورت سطح بندی و نامتقارن منجر به بهبود عملکرد دیوایس از نظر کاهش جریان نشتی گیت و توان نشتی گردیده است .

کلمات کلیدی:

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/548486>

