

عنوان مقاله:

یک مدار هدایت انتقالی بسیار ولتاژ پایین با استفاده از ترانزیستورهای با گیت شناور

محل انتشار:

چهاردهمین کنفرانس مهندسی برق ایران (سال: 1385)

تعداد صفحات اصل مقاله: 6

نویسندگان:

سید ادیب ابریشم یفر - دانشگاه علم و صنعت ایران

سعیده حمید یفر

خلاصه مقاله:

در این مقاله طراحی و شبیه سازی یک مدار هدایت انتقالی با ولتاژ تغذی ه بسیار کم که در ساختار آن از ترانزیستور با گیت شناور استفاده شده، ارائه شده است. نتایج شبیه سازی ها با نرم افزار Hspice تحت تکنولوژی 0/35 μ m CMOS و ولتاژ تغذی ه 5 ولت نشان دهنده مناسب بودن آن در کاربردهای ولتاژ پایین برای کم کردن مصرف توان تراشه و افزایش طول عمر باتری می باشد. لازم به ذکر است که میزان هدایت انتقالی A/V با 140μ با پهنای باند 100MHz بوده و در فرکانس 10/7، THD=0.7% و مصرف توان 13 μ W اندازه گیری شده است.

کلمات کلیدی:

ترانزیستور گیت شناور، فیلتر، مدار هدایت انتقالی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/54958>

