

## عنوان مقاله:

طراحی یک سویچ آنالوگ برای استفاده در مدارهای ولتاژ پایین

## محل انتشار:

چهاردهمین کنفرانس مهندسی برق ایران (سال: 1385)

تعداد صفحات اصل مقاله: 5

## نویسندگان:

امیراحسان بهرادفر - دانشگاه صنعتی شریف - دانشکده مهندسی برق

خسرو حاج صادقی

سعید کرمی

## خلاصه مقاله:

محدودیت کارکرد سویچهای آنالوگ با منابع تغذیه ولتاژ پایین موجب گشته است مشکلاتی در طراحی مدارهای خازن سویچ شده و مبدلهای آنالوگ به دیجیتال ایجاد شود. این مقاله قصد دارد با ارائه یک راه کار جدید برای بالا بردن ولتاژ کلاک سویچ های آنالوگ این مشکل را برای مدارهایی با ولتاژ تغذیه بسیار پایین رفع کند. این روش نسبت به کارهای گذشته این مزیت را دارد که به مدارهای دیجیتال بسیار ساده تری نیازمند است، همچنین تعداد ترانزیستورها و مساحت لازم، کمتر می گردد. این طرح امکان نمونه برداری از یک سیگنال با سویچینگ کامل را در مدارهایی با ولتاژ تغذیه ای در حدود 0/4 ولت فراهم می کند.

## کلمات کلیدی:

مدارهای خازن سویچ شده، مبدلهای آنالوگ به دیجیتال، سویچ آنالوگ، مدارهای ولتاژ پایین

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/54975>

