

عنوان مقاله:

بررسی عملکرد و پیکربندی پردازنده های شبکه

محل انتشار:

کنگره بین المللی نوآوری در مهندسی و توسعه تکنولوژی (سال: 1395)

تعداد صفحات اصل مقاله: 14

نویسندگان:

سمیرا دهقانپور - دانشجوی کارشناسی بخش مهندسی کامپیوتر، دانشکده فنی و مهندسی، دانشگاه شهید باهنر کرمان

فهیمة یزدانپناه - استادیار بخش مهندسی کامپیوتر، دانشکده فنی و مهندسی، دانشگاه شهید باهنر کرمان

خلاصه مقاله:

پردازنده های شبکه پردازنده تخصصی بهینه سازی شده برای حمایت از اجرای پروتکل های شبکه در بالاترین سرعت ممکن میباشد. تاکید فراگیر در نتایج سرعت در معماریهای سخت افزاری غیر قراردادی است که چالش های جدید برای مهندس نرم افزار ایجاد می کنند. در این مقاله به بررسی اینکه چرا پردازنده های شبکه مورد نیاز است و نیز بررسی معماری چند پردازنده اساسی انواع پردازنده های شبکه و بررسی راه های بهبود توان پردازشی پردازنده شبکه میپردازیم و همچنین سیستم پیشگیری از نفوذ توسط پردازنده های شبکه ای موجب کاهش تاخیر و افزایش دسترسی ترافیکهای مجاز به پهنای باند می شود.

کلمات کلیدی:

پردازنده شبکه، ویژگی های پردازنده شبکه، سیستم پیش گیری از نفوذ، پردازش موازی، تراشه های قابل پیکربندی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/575275>

