

عنوان مقاله:

بررسی مقایسه ای قابلیت اطمینان در الگوریتم مسیریابی پیشنهادی در شبکه روی تراشه سه بعدی

محل انتشار:

سومین کنفرانس سراسری نوآوری های اخیر در مهندسی برق و کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 9

نویسندگان:

مجتبی اسدیلند - دانشجوی کارشناسی ارشد مهندسی کامپیوتر- معماری کامپیوتر گروه کامپیوتر (مهندسی کامپیوتر)، واحد دزفول، دانشگاه آزاد اسلامی، دزفول، ایران

امین مهران زاده - عضو هیات علمی گروه کامپیوتر (مهندسی کامپیوتر)، واحد دزفول، دانشگاه آزاد اسلامی، دزفول، ایران

خلاصه مقاله:

امروزه با پیشرفت علم و فن آوری در کوچک شدن اندازه ساخت تراشه ها در حد زیر میکرون ، مطالعات زیادی در زمینه شبکه های بر روی تراشه که زیرساخت ارتباطی سیستم های بر روی تراشه می باشند صورت پذیرفته است . لذا بررسی روش های افزایش قابلیت اطمینان در برابر خرابی در شبکه های بر روی تراشه از اهمیت زیادی پیدا کرده است . در این مقاله ، الگوریتم مسیریابی شبکه بر روی تراشه سه بعدی توافقی پیشنهادی فاقد بن بست و سردرگمی جهت شبکه های بر روی تراشه با همبندی مش سه بعدی پیشنهاد شده است. الگوریتم مسیریابی پیشنهاد شده در این مقاله توسط شبیه ساز بوکسیم پیاده سازی و ارزیابی گردیده است.

کلمات کلیدی:

شبکه بر روی تراشه سه بعدی ، الگوریتم مسیریابی توافقی ، شبیه ساز بوکسیم ، روتر

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/576764>

