

## عنوان مقاله:

مدلسازی و شبیه سازی اینورتر منبع امپدانس با مدولاسیون فضای برداری به همراه افزایش ولتاژ در خروجی از طریق اعمال-shoot through

## محل انتشار:

سومین کنفرانس ملی مهندسی برق و کامپیوتر سیستمهای توزیع شده و شبکه های هوشمند (سال: 1395)

تعداد صفحات اصل مقاله: 6

## نویسندگان:

مجید واسعی - کارشناس ارشد دانشگاه آزاد اسلامی واحد دماوند

محمدرضا علیزاده پهلوانی - دانشیار دانشگاه صنعتی مالک اشتر تهران

## خلاصه مقاله:

در این مقاله روش کنترل مدولاسیون فضای برداری با در نظر گرفتن through-shoot در نحوه کلید زنی به منظور کنترل اینورتر منبع امپدانس انتخاب شده است و در نرم افزار متلب به همراه اینورتر منبع امپدانس و با تغییر ضریب مدولاسیون و فرکانس کلید زنی شبیه سازی شده و نتایج آن ارایه گردیده است که از مزایای آن انتخاب بهترین ضریب مدولاسیون و فرکانس کلید زنی برای رسیدن به حداکثر راندمان و کاهش اعوجاج هارمونیک کل می باشد و همچنین با استفاده از مبدل منبع امپدانس با مشکلاتی که در اینورتر های قدیمی از قبیل: ایجاد زمان مرده که موجب اعوجاج در خروجی می شود و استفاده از مبدل افزایش ولتاژ که موجب افزایش هزینه و ابعاد سیستم می گردد فایده خواهیم آمد

## کلمات کلیدی:

اینورتر منبع امپدانس، مدولاسیون فضای برداری، مدولاسیون عرض پالس سینوسی، اعوجاج هارمونیک کل، زمان مرده، through-shoot

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/622067>

