

## عنوان مقاله:

بررسی روشهای تولید خودکار مسیر تست مبتنی بر نمودار حالت

## محل انتشار:

دومین همایش ملی پژوهش های کاربردی در مهندسی برق و کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 12

## نویسندگان:

مسعود رضاپورکمال آباد - گروه مهندسی کامپیوتر، واحد یزد، دانشگاه آزاد اسلامی، یزد، ایران

سیما عمادی - گروه مهندسی کامپیوتر، واحد یزد، دانشگاه آزاد اسلامی، یزد، ایران

## خلاصه مقاله:

تست نرم افزار بخش مهم و بارزشی از چرخه حیات توسعه نرم افزار است. با توجه به زمان، هزینه و دیگر شرایط، تست جامعو فراگیر امکان پذیر نیست، به همین دلیل نیاز است تا خودکارسازی تست نرم افزار وجود داشته باشد. تاثیر تست را میتوان با تست مسیرحالت (STT) که معمولا در زمان واقعی استفاده می شود، اندازه گیری کرد و در نوع مبتنی بر وب در سیستم های نرم افزاری به دست آید. هدف از این مقاله ارایه یک الگوریتم با استفاده از روش بهینه سازی کلونی مورچه ها، برای نسل ها از دنباله ای مطلوب و حداقل تست برای خصوصیات رفتار نرم افزار است. رویکرد مقاله حاضر، تولید دنباله تست به منظور به دست آوردن پوشش کامل نرم افزار است. این مقاله همچنین درباره مقایسه بین دو روش فرا ابتکاری (الگوریتم ژنتیک و بهینه سازی کلونی مورچه) برای تست بر اساس مسیر به بحث می پردازد.

## کلمات کلیدی:

تست نرم افزار، الگوریتم مورچگان (ACO)، الگوریتم ژنتیک (GA)، نمودارحالت

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/627096>

