

عنوان مقاله:

طراحی سخت افزار کدگذار / کدگشا برای کد کشف و تصحیح خطای پرسک

محل انتشار:

کنفرانس بین المللی مهندسی و علوم کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 7

نویسندگان:

امیرشهاب شاهمیری - عضو هیات مدیره، انجمن فناوری اطلاعات و ارتباطات ایران، تهران، ایران

محمدکاظم اکبری - عضو هیات علمی، دانشکده مهندسی کامپیوتر و فناوری اطلاعات، دانشگاه صنعتی امیرکبیر، تهران، ایران

خلاصه مقاله:

کد کشف و تصحیح خطای پرسک (Persec Codes) نخستین بار در سال 2007 میلادی معرفی شد. تفاوت و امتیاز اصلی این روش نسبت به دیگر روشهای کشف و تصحیح خطای این است که در صورتی که نتواند در یک بسته بزرگ داده دقیقا بیت خطا را مکانیابی کند، تنها چند بیت را به عنوان بیت مشکوک تعیین میکند تا نیازی به ارسال مجدد کل داده نباشد. البته دیگر امتیاز این روش آن است که دقت تصحیح کد پرسک بسته به میزان بیت های سرباری قابل تنظیم و در دست طراح است. در این مقاله ضمن تعریف کد پرسک، مدارهای منطقی فرایند کدگذاری و کدگشایی آن نیز ارائه خواهد شد. این مدارات داده ها را به صورت برخط پردازش می کنند.

کلمات کلیدی:

کد پرسک، روش های کشف و تصحیح خطا، تحمل پذیری خطا، انتقال داده

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/648256>

