

عنوان مقاله:

بررسی و مقایسه معیار هزینه ارتباطی در انواع الگوریتم های نگاشت شبکه روی تراشه دوبعدی توری

محل انتشار:

کنفرانس بین المللی مهندسی و علوم کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 8

نویسندگان:

پریسا مظاهری کلهرودی - دانشکده مهندسی کامپیوتر، واحد نجف آباد، دانشگاه آزاد اسلامی، نجف آباد، ایران

سعید نصری - دانشکده مهندسی برق، واحد نجف آباد، دانشگاه آزاد اسلامی، نجف آباد، ایران

سعید آیت - گروه مهندسی کامپیوتر و فناوری اطلاعات، واحد نجف آباد، دانشگاه پیام نور، نجف آباد، ایران

خلاصه مقاله:

در این مقاله به بحث و بررسی درباره شبکه روی تراشه و مسیله نگاشت می پردازیم، همچنین چگونگی کارکرد چند الگوریتم نگاشت را که قبلا در مقالات دیگری ارایه شده اند مورد بررسی قرار داده و نقاط ضعف و قوت هرکدام از آنها را بررسی می کنیم. همچنین به مقایسه نتایج این الگوریتم های نگاشت بر اساس معیار بسیار مهم هزینه ارتباطی می پردازیم و عملکرد هرکدام از این الگوریتم ها نگاشت بر روی چند گراف های وظایف VOPD, Mpeg4 مورد ارزیابی قرار می دهیم. پیاده ازی این الگوریتم های نگاشت به وسیله نرم افزار متلب و همچنین نتایجی بوده است که در مقالات این الگوریتم های نگاشت آورده شده است.

کلمات کلیدی:

شبکه روی تراشه، نگاشت، همبندی، گراف وظایف، هزینه ارتباطی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/648382>

