

## عنوان مقاله:

مدل سازی و شبیه سازی جبرانگر وار استاتیکی (SVC) مبتنی بر امیدانس متغیر با استفاده از نرم افزار PSCAD/EMTDC و بهبود پایداری ولتاژ سیستم های قدرت

## محل انتشار:

کنفرانس ملی پژوهش های نوین در برق، کامپیوتر و مهندسی پزشکی (سال: 1396)

تعداد صفحات اصل مقاله: 9

## نویسندگان:

محمود بسکابادی - دانشگاه آزاد اسلامی واحد گناباد

جواد پورحسین - دانشگاه آزاد اسلامی واحد گناباد

## خلاصه مقاله:

در این مقاله، مدل سازی و شبیه سازی جبران کننده وار استاتیکی با استفاده از نرم افزار pscad و همچنین اثرات SVC بر روی پایداری ولتاژ سیستم های قدرت با کنترل مناسب ارایه می شود. ساختار SVC در اینجا راکتور کنترل شونده تریستوری TCR و مدل آن می باشد. مدل TCR بر اساس امیدانس متغیر کار می کند که امیدانس راکتور با تغییر زاویه آتش تریستور تغییر می کند. با استفاده از نرم افزار PSCAD/EMTDC شبیه سازی TCR و سیستم قدرت انجام شده است. نتایج بدست آمده عملکرد موثر SVC پیشنهادی بر روی پایداری ولتاژ سیستم را نشان می دهند.

## کلمات کلیدی:

FACTS، SVC، تریستور، پایداری ولتاژ و انتقال

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/658267>

