

## عنوان مقاله:

پیاده سازی شبکه های عصبی بزرگ بر روی تراشه های CMOS/Nanomemristor

## محل انتشار:

پنجمین همایش دانشجویی فناوری نانو (سال: 1388)

تعداد صفحات اصل مقاله: 8

## نویسندگان:

احمد عفیفی - دانشگاه علم و صنعت، دانشکده مهندسی برق

احمد آیت اللهی - دانشگاه صنعتی خواجه نصیر، دانشکده مهندسی برق

فرشید رئیسی

## خلاصه مقاله:

مغز انسان به عنوان پر قدرت ترین کامپیوتر پردازش موازی دارای تعداد زیادی سیناپس و نرون (به ترتیب حدود 10 به توان 14 و 10 به توان 10) می باشد و قادر است انواع عملیات بازشناسی گفتار و تصویر، سنجش و ... را در عرض چند میلی ثانیه انجام دهد. قدرت محاسباتی مغز را نمی توان به راحتی توسط المان های الکترونیکی و کامپیوتری به دست آورد.

## کلمات کلیدی:

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/68865>

