

## عنوان مقاله:

کاهش جریان خطا به وسیله محدودکننده جریان خطای متشکل از مدار رزونانسی موازی

## محل انتشار:

پنجمین کنفرانس بین المللی مهندسی برق و کامپیوتر با تاکید بر دانش بومی (سال: 1396)

تعداد صفحات اصل مقاله: 10

## نویسندگان:

محسن ملاعالی - گروه قدرت، دانشکده مهندسی برق، دانشگاه صنعتی امیرکبیر، تهران، ایران دانشجوی کارشناسی ارشد مهندسی برق  
قدرت، دانشگاه صنعتی امیرکبیر

مهرداد عابدی - استاد گروه قدرت، دانشکده مهندسی برق، دانشگاه صنعتی امیرکبیر، تهران، ایران

## خلاصه مقاله:

استفاده از محدود کننده های جریان خطا راه حلی مناسب و ارزان قیمت به جای تغییر تجهیزات حفاظتی مرسوم و متداول میباشد. در این مطالعه ساختار یک محدود کننده جریان خطا که بر اساس رزونانس مدار متشکل از خازن و سلف موازی استوار است، بیان شده که در آن یک مقاومت نیز با خازن سری شده است. این ساختار سبب کاهش جریان خطا به نزدیکی مقدار جریان قبل از خطا میشود و همچنین از افت ولتاژ قابل توجه نقطه مشترک نیز جلوگیری میکند. مزیت اصلی استفاده از این روش عدم استفاده از یک سلف ابر رسانا میباشد که باعث کاهش قابل توجه هزینه میشود. عملکرد این محدودکننده با شبیه سازی توسط نرم افزار SIMULINK/MATLAB نشان داده شده و نتایج حاصل از آن مورد بررسی قرار گرفته است

## کلمات کلیدی:

محدودکننده جریان خطا، رزونانس موازی، کاهش جریان خطا

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/725097>

