

## عنوان مقاله:

ارایه روش بهینه سازی و کاهش شاخک در\_1\_1\_MASH DDSM

## محل انتشار:

ششمین کنفرانس ملی ایده های نو در مهندسی برق (سال: 1396)

تعداد صفحات اصل مقاله: 7

## نویسندگان:

الناز ادیبی فر - دانشگاه آزاد اسلامی واحد خوراسگان، اصفهان، ایران

سیدعلی سادات نوری - دانشگاه آزاد اسلامی واحد شوشتر، شوشتر، ایران

## خلاصه مقاله:

DDSM با استفاده از محاسبات دقت محدود و مقدار محدودی از سخت افزار اجرا میشود و یک ماشین حالت محدود است به این معنی که برخلاف مدولاتور دلتا-سیگما آنالوگ در DDSM با ورودی ثابت تنها یک قانون برای گذار به حالت بعدی وجود دارد. خروجی DDSM با همیشه ثابت یا متناوب است. وجود این تناوبها با سیکل محدود در خروجی باعث ایجاد تن های جعلی میشود با افزایش طول سیکل خروجی میتوان تنهای جعلی خروجی را با روش تصادفی و قطعی کاهش داد.

## کلمات کلیدی:

کاهش سخت افزار-مدولاتور سیگما دلتای دیجیتال-مدولاتور چند طبقه

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/750781>

