

عنوان مقاله:

مروری بر روش های پیاده سازی اسیلاتورهای حلقوی

محل انتشار:

کنفرانس ملی تحقیقات نوین در مهندسی برق، کامپیوتر و فناوری اطلاعات (سال: 1397)

تعداد صفحات اصل مقاله: 9

نویسندگان:

ابراهیم خواست خدایی اردکانی - گروه برق، دانشکده فنی و مهندسی، واحد سپیدان، دانشگاه آزاد اسلامی، سپیدان، ایران

امیررضا استخریان - استادیار گروه برق، دانشکده فنی و مهندسی، واحد سپیدان، دانشگاه آزاد اسلامی، سپیدان، ایران

خلاصه مقاله:

اسیلاتورهای حلقوی تفاضلی در محصولات متعددی در طول سالیان متمادی استفاده شده و حضور آن در مدارات سرعت بالای کلاک و بازیابی دیتا تا اسیلاتورهای کنترل شده بطور دیجیتالی و آنالوگ، مقسم های فرکانسی، مولدهای کلاک، مبدل های آنالوگ به دیجیتال و بسیاری از کاربردها توسعه یافته است. در این مقاله انواع روشهای موجود برای پیاده سازی اسیلاتورهای حلقوی تفاضلی به عنوان یک اسیلاتور کنترل شده با ولتاژ CMOS در باندهای فرکانس رادیویی همراه با بحث درباره روش های مداری و مقایسه عملکرد آنها ارائه میشود.

کلمات کلیدی:

اسیلاتور حلقوی تفاضلی، اسیلاتور LC، نویز فاز، سلول تاخیر

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/827939>

