

## عنوان مقاله:

ارابه یک الگوریتم مسیریابی برای توپولوژی پیشنهاد شده برای شبکه بر روی تراشه در مقیاس بزرگ با هدف آشکارسازی خطا

## محل انتشار:

اولین کنفرانس مهندسی برق و کامپیوتر (سال: 1397)

تعداد صفحات اصل مقاله: 8

## نویسندگان:

الهه یعقوبی - گروه مهندسی برق، دانشگاه آزاد اسلامی واحد قایم شهر، قایم شهر، ایران

نفیسه اسفندیان - گروه مهندسی برق، دانشگاه آزاد اسلامی واحد قایم شهر، قایم شهر، ایران

الناز یعقوبی - گروه مهندسی برق، دانشگاه آزاد اسلامی واحد قایم شهر، قایم شهر، ایران

مهدی بابلی - گروه مهندسی برق، دانشگاه آزاد اسلامی واحد قایم شهر، قایم شهر، ایران

## خلاصه مقاله:

توپولوژی شبکه بر روی تراشه (NoC) برای شبکه های کوچک است اما برای شبکه های در مقیاس بزرگ بهینه نیست. بسته های ارسال شده در داخل یک NoC بزرگ نیاز به مسیر طولانی تری برای رسیدن به مقصد خود دارند و در نتیجه باعث افزایش پارامترهای خاصی از قبیل زمان تاخیر و مصرف انرژی می شود. در این مقاله، یک رویکرد سیستماتیک جدید برای طراحی الگوریتم های مسیریابی بدون وقفه برای توپولوژی RaMesh پیشنهاد شده است. الگوریتم مسیریابی پیشنهادی، ترکیبی از سه الگوریتم مسیریابی Ring و XY و TRANC است. این الگوریتم بر مبنای الگوریتم قطعی است. نتایج حاصل از این الگوریتم برای توپولوژی RaMesh باعث آشکارسازی خطا می گردد.

## کلمات کلیدی:

الگوریتم مسیریابی IP، NoC، RaMesh، میانگین زمان تاخیر، میانگین هاپ ها

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/838262>

