

عنوان مقاله:

استفاده از DSP به منظور تعیین سیگنال مرجع فیلتر اکتیو موازی با روش RDFT

محل انتشار:

بیست و چهارمین کنفرانس بین المللی برق (سال: 1388)

تعداد صفحات اصل مقاله: 9

نویسندگان:

سعیده کلانتری - دانشگاه تفرش

مجید پیشوایی - دانشگاه تفرش

سیدحمید فتحی - دانشگاه امیرکبیر

رضا انوری - دانشگاه تفرش

خلاصه مقاله:

در این مقاله مراحل برنامه نویسی و آماده سازی یک DSP مدل ADSP- 2186 جهت پردازش اطلاعات ورودی و تولید سیگنال مرجع برای کنترل فیلتر اکتیو موازی با استفاده از روش تبدیل فوریه گسسته بازگشتی (Recursive DFT) توصیف شده است. ورودی ها و خروجی ها توسط سنسور اثر هال از جریان بار و جریان فیلتر اخذ شده و به پردازشگر داده می شود تا پس از تعیین هارمونیکهایی که باید جبران سازی شوند، فرمانهای لازم برای سوئیچهای اینورتر VSI فیلتر صادر گردد.

کلمات کلیدی:

پردازشگر سیگنال دیجیتال، تبدیل فوریه سریع، تبدیل فوریه گسسته بازگشتی، فیلتر اکتیو، هارمونیک

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/89467>

