

عنوان مقاله:

طراحی کنترل کننده های UPFC برای کنترل همزمان توان و ولتاژ با استفاده از فید بک حالت بهینه عصبی

محل انتشار:

پنجمین کنفرانس سالانه ملی مهندسی برق، کامپیوتر و فناوری اطلاعات ایران (سال: 1398)

تعداد صفحات اصل مقاله: 13

نویسندگان:

علی صولتی - گروه مهندسی برق، واحد نیشابور، دانشگاه آزاد اسلامی، نیشابور، ایران

علی اصغر شجاعی - گروه مهندسی برق، واحد نیشابور، دانشگاه آزاد اسلامی، نیشابور، ایران

خلاصه مقاله:

در این مقاله طراحی کنترل کننده های داخلی UPFC شامل کنترل کننده های توان عبوری از خط، کنترل کننده ولتاژ DC و کنترل کننده ولتاژ پایانه ماشین سنکرون پرداخته شده است. با خطی سازی براساس مدل خطی به شکل فضای حالت برای سیستم تک ماشین متصل به شین بی نهایت، یک کنترل کننده خطی فیدبک حالت بهینه طراحی میشود، سپس یک شبکه عصبی بنحوی آموزش داده میشود تا ماتریس بهره حالت کنترل کننده را بهینه و تنظیم نماید و سیستم را پایدار نماید.

کلمات کلیدی:

کنترل توان، کنترل ولتاژ، UPFC، حالت بهینه عصبی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/902709>

