

عنوان مقاله:

طراحی و شبیه سازی یک اسیلاتور کنترل شونده با ولتاژ کولپیتس با توان مصرفی کم و نویز فاز پایین در بازه 1.74GHz 2.04GHz

محل انتشار:

سومین کنفرانس بین المللی مهندسی برق، مهندسی مکانیک، کامپیوتر و علوم مهندسی (سال: 1398)

تعداد صفحات اصل مقاله: 12

نویسندگان:

سیدابراهیم طباطبائی نژاد - Imam Hosein comprehensive university (IHUC) , Tehran , Iran

سیدمحمد علوی - Imam Hosein comprehensive university (IHUC) , Tehran , Iran

خلاصه مقاله:

این مقاله یک اسیلاتور کنترل شونده با ولتاژ کولپیتس با نویز فاز بهتر در مقایسه با سایر اسیلاتورهای LC داشته و توان مصرفی پایینی دارد. این تحقیق با بررسی پارامترهای عملکردی اسیلاتور، ساختمان اسیلاتور و همچنین تکنیک طراحی برای اصلاح عملکرد اسیلاتور را واکاوی میکند. نتایج، با کارهای منتشر شده قبلی مقایسه میشوند و بهترین ساختار برای این اسیلاتور مورد مباحثه قرار میگیرد.

کلمات کلیدی:

اسیلاتور ، کولپیتس ، توان مصرفی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/933277>

