

عنوان مقاله:

طراحی مدارات الکترونیکی آنالوگ با استفاده از منطق فازی

محل انتشار:

اولین همایش منطقه ای مهندسی برق (سال: 1389)

تعداد صفحات اصل مقاله: 7

نویسندگان:

ابوالفضل ارباب تفتی - گروه برق دانشگاه آزاد اسلامی واحد یزد

محمدرضا شایسته - گروه برق دانشگاه آزاد اسلامی واحد یزد

خلاصه مقاله:

هدف از انجام این طرح ابداع روشی برای طراحی مدارات الکترونیکی آنالوگ توسط کامپیوتر بوده است دراین ارتباط منطق فازی به عنوان روشی هوشمند که در بسیاری از کاربردها کارایی موفقی از خود نشان داده است مورد بررسی قرار گرفته و برپایه آن روندی هوشمند جهت طراحی مدارات آنالوگ ارائه شده است درنهایت با نوشتن برنامه ای برپایه روند فوق کارایی و مشکلات این روش با طراحی یک تقویت کننده در شرایط کاری مختلف مورد ارزیابی قرارگرفته است روند کلی به این صورت است که پس از محاسبه مقادیر اولیه پارامترها با استفاده از روشهای طراحی معمول این پارامترها با توجه به کارایی مدار و با توجه به نتایج حاصل از تحلیل مدار توسط spice به کمک منطق فازی تصحیح می شوند و این روند آنقدر ادامه می یابد تا کارایی مدار تا حد ممکن به مشخصات مورد نظر نزدیک شود.

کلمات کلیدی:

مدارات الکترونیکی آنالوگ، منطق فازی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/96501>

