

## عنوان مقاله:

طراحی بهینه مدارات آنالوگ براساس الگوریتم ژنتیک چندهدفه NSGA-II

## محل انتشار:

اولین همایش منطقه ای مهندسی برق (سال: 1389)

تعداد صفحات اصل مقاله: 6

## نویسندگان:

منا یعقوبی - دانشگاه آزاد اسلامی واحد مشهد

مهدی یعقوبی - دانشگاه آزاد اسلامی واحد مشهد

## خلاصه مقاله:

اینمقاله طراحی بهینه مدارات آنالوگ را براساس الگوریتم ژنتیک مبتنی بر مرتب سازی نخبه‌گرایی غلبه نشده NSGA-II ارائه می کند این روش برای بهینه سازی یک تقویت کننده عملیاتی تفاضلی مورد استفاده واقع می شود الگوریتم NSGA-II یکی از سریع ترین و توانمندترین الگوریتم های بهینه سازی ژنتیک چند هدفه می باشد که دارای کاربرد گسترده ای در حوزه مسائل بهینه سازی است لیکن تاکنون بهمنظور پارامترهای تقویت کننده های عملیات مورد استفاده قرار نگرفته است سائز ترانزیستور ها مقدار خازن و جریان بایاس به عنوان پارامترهای طراحی مدار توسط الگوریتم بهینه سازی پیشنهاد می شود.

## کلمات کلیدی:

الگوریتم بهینه سازی NSGA-II، بهینه سازی چند هدفه، تقویت کننده تفاضلی دو طبقه ، مدارات آنالوگ

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/96552>

