

عنوان مقاله:

آرایه حافظه SRAM و 16 بیتی با پیکر بندی 4*4 با ساختار جدید برای مدار تقویتکننده حسی و اعمال سیگنال های کنترلی خواندن / نوشتن مجزا

محل انتشار:

اولین همایش منطقه ای مهندسی برق (سال: 1389)

تعداد صفحات اصل مقاله: 7

نویسنده:

سعید عطابخش - دانشگاه آزاد اسلامی واحد علوم و تحقیقات تهران

خلاصه مقاله:

حافظه بخش مهمی در مدارهای دیجیتال به شمار میرود یکی از انواع مهم حافظه حافظه با دستیابی تصادفی اتاتیک SRAM است بهینه سازی هرقسمتی از مدار این حافظه می تواند به صرفه جویی عظیمی در سرعت و هزینه مدارات کامپیوتری منجر شود مدار تقویت کننده حسی جزء لاینفک مدارات SRAM جهت عمل خواندن این حافظه ها به شمار می رود طریق اعمال سیگنالهای ترکیبی مناسب نیز در عملکرد تراشه حافظه بسیار تاثیرگذار است در این مقاله حافظه استاتیک 16 بیتی ارائه شده است که برخلاف مدارهای متداول تقویتکننده حسی دارای ورودی و خروجی مجزا است.

کلمات کلیدی:

تقویت کننده حسی، حافظه SRAM، خطوط کنترلی خواندن و نوشتن، دیکدر ستونی، دیکدر سطری

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/96556>

