

## عنوان مقاله:

مقایسه دیکدر شمارنده «یک» هاه و دیکدر مبتنی بر مالتی پلکسر در مبدل‌های آنالوگ به دیجیتال flash

## محل انتشار:

اولین همایش منطقه ای مهندسی برق (سال: 1389)

تعداد صفحات اصل مقاله: 7

## نویسندگان:

محمد سالمی - دانشجوی کارشناسی ارشد برق - الکترونیک - دانشگاه آزاد اسلامی واحد نجف آباد

ابراهیم برزآبادی - دانشکده برق - دانشگاه آزاد اسلامی واحد نجف آباد

سیدمحسن موسوی - دانشکده برق و کامپیوتر - دانشگاه اصفهان

## خلاصه مقاله:

مقاله مشخصه های کیفی عملکردی دو مبدل آنالوگ به دیجیتال Analog-to-Digital با معماری Flash که از تمامی جهات با یکدیگر مشابه می باشند لیکن از دو دیکدر متفاوت در ساختار خود بهره می برند، را با یکدیگر مقایسه می نماید. راندمان مبدل های آنالوگ به دیجیتال بهترین معیار برای مقایسه ساختارهای مختلف آنها می باشد. عملکرد مبدل های آنالوگ به دیجیتال ADC به نحو مؤثر و چشمگیری متأثر از توپولوژی دیکدر ترمومتری به باینری بکار رفته در آنها می باشد در این مقاله عملکرد دو مبدل Flash A/D با دو ساختار مختلف دیکدر فوق الذکر توسط شبیه سازی هایی مورد ارزیابی و بررسی قرار گرفته اند. نتایج حاصل از این شبیه سازی ها نشان از آن دارد که دیکدر شمارنده تعداد یک ها مقاوم تر از دیکدر مبتنی بر مالتی پلکسر ها بوده و مبدل با دیکدر شمارنده تعداد یک ها از راندمان بالاتری نسبت به مبدل دیگر برخوردار است، هرچند هر دو مبدل به منظور استفاده در کاربردهای سرعت بالا مناسب می باشند.

## کلمات کلیدی:

دیکدر، راندمان A/D، مبدل Flash A/D

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/96576>

