

عنوان مقاله:

طراحی مبدل آنالوگ به دیجیتال به روش فولدینگ با قابلیت تفکیک متوسط و توان مصرفی کم و سرعت بالا

محل انتشار:

پنجمین کنفرانس ملی مهندسی برق و میکاترونیک ایران (سال: 1398)

تعداد صفحات اصل مقاله: 14

نویسنده:

محدثه باختری - کارشناس ارشد مهندسی برق گرایش الکترونیک

خلاصه مقاله:

از هنگامی که سیستمهای پردازشگر دیجیتال مطرح شده اند این مسئله نیز به همراه آن مطرح شد که چگونه می توان یک سیگنال آنالوگ را به یک سیستم دیجیتال وارد کرد و به طور متقابل ، چگونه باید سیگنالهای دیجیتال خارج شده از سیستمهای دیجیتال را به دنیای آنالوگ تحویل داد . در اینجا بود که ضرورت ساخت مبدلهای آنالوگ به دیجیتال و دیجیتال به آنالوگ احساس شد و انواع مختلفی از مبدلهای فوق معرفی شد. ارایه طرح های جدید و ایده های نو به منظور بهبود کیفیت این مدارها تا امروز ادامه دارد و به نظر می رسد تا زمانی که سیگنالهای آنالوگ و دیجیتال وجود داشته باشند، این مبدلها به پیشرفت خود ادامه دهند. این مقاله مبتنی بر طراحی یک مبدل آنالوگ به دیجیتال در ساختار Folding است که دارای قدرت تفکیک متوسط ، سرعت نمونه برداری بالا و توان مصرفی کم است

کلمات کلیدی:

مقایسه کننده، رمزگذار، مدار تاشو، آشکارساز عبور از صفر ، CMOS

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/988343>

