

## عنوان مقاله:

ساختار جدید از یک مقایسه گر تحمل پذیر خطا

## محل انتشار:

فصلنامه مهندسی برق و الکترونیک ایران، دوره 16، شماره 2 (سال: 1398)

تعداد صفحات اصل مقاله: 7

## نویسندگان:

سید امین علوی - دانشجوی دکتری گروه مهندسی برق - واحد مشهد - دانشگاه آزاد اسلامی - مشهد - ایران

سید جواد مهدوی چابک - استادیار گروه مهندسی برق - واحد مشهد - دانشگاه آزاد اسلامی - مشهد - ایران

## خلاصه مقاله:

در این مقاله یک طراحی جدید از مقایسه گر تحمل پذیر خطا ارائه شده که با افزودن یک یدکی بدون خطا می تواند بدون اثرگذاری و ایجاد وقفه بر روی عملکرد عادی مقایسه گر، آن را به یک سیستم تحمل پذیر خطا تبدیل کند. مدار برای راحتی عملیات تست به بخش های کوچک تری تقسیم شده و یک یدکی برای پیکربندی جدید به آن اضافه شده است. ما از روند بازیابی پویا و روش hot-standby در عیب یابی و تصحیح استفاده کرده ایم که این قابلیت را دارد که بدون اعمال وقفه به روند عادی سیستم، آن را تست و خطا را آشکار و پیکربندی مجدد انجام دهد. این روش در پارامترهای مساحت، تاخیر و پیچیدگی مدار بسیار کارآمد است.

## کلمات کلیدی:

مقایسه گر، سیستم تحمل پذیر خطا، Comparator، Fault Tolerant، Fault-free

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/993051>

